

半導体試作体験会 in 京大ナノハブ



半導体はデジタル社会を支える重要な基盤であり、京都では多様な産業が集積する中、半導体やその関連分野の研究開発が活発化しています。特に、半導体素材の研究を担う大学や研究機関が多数あり、産学公が連携して取組みを加速していくことがますます重要になっています。

そこで、半導体業界参入を目指す方、大学の研究設備に興味がある方、半導体について学びたい方等を対象に、半導体のキーテクノロジーであるリソグラフィ工程を学ぶ体験会を京都大学ナノテクノロジーハブ拠点のクリーンルーム内で実施します。

◇日 程 令和8年 4月23日（木）、令和8年 5月21日（木）
※両日とも定員に達しました。

◇開催時間 13時00分 ～ 17時00分

◇実施内容 ① 事前説明（30分程度）リソグラフィ工程の流れについての紹介

② クリーンルーム内での体験（3時間程度）

フォトリソグラフィ工程の体験

◆露光：光を照射して回路パターンをレジストに書き込む工程

◆現像：回路パターンに基づきマスク（保護膜）を形成する工程

◆エッチング：レジストをマスクとし基板に回路等を刻み込む工程

◆検査：形状や膜厚、電気検査等を実施

③ 質疑応答（30分程度）

◇場 所 京都大学 吉田キャンパス ナノテクノロジーハブ拠点

◇参加費 無料

◇定 員 各回4名 ※先着順ですが、定員を超えた場合は府内中小企業を優先します。
※スペースの関係上、少人数となるため、同じ内容で2日開催します。

◇申込先 京都府中小企業技術センター 表面構造係

TEL：075-315-8634、FAX：075-315-9497、E-mail：surface@kptc.jp

主催：京都府中小企業技術センター 協力：京都大学ナノテクノロジーハブ拠点
共催：AI時代に向けた京都ものづくり産業の成長戦略実行委員会



京都府中小企業技術センター 表面構造係 宛

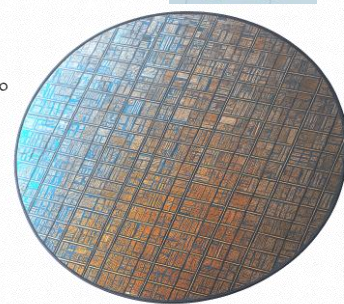
E-mail : surface@kptc.jp FAX : 075-315-9497

お申込みは京都府中小企業技術センターのホームページからも可能です

半導体試作体験会 in 京大ナノハブ		
希望日 ^{※1}	<input type="checkbox"/> 4月23日(木) <input type="checkbox"/> 5月21日(木) ※両日とも定員に達しました	
会社名	<input type="checkbox"/> 中小企業 ^{※2}	
所在地		
参加者	氏名	
	所属(職種)	
	TEL	
	E-mail	

※1 希望日にチェックを入れてください。
(どちらでも良い場合は両方にチェックを入れてください。)
※2 中小企業の方はチェックを入れてください。

- ◇ お申込み後、受付メールを個別にお送りします。土日祝日を除いて3営業日以内に連絡が無い場合は、お電話にてお問合せください。
- ◇ 集合場所等は開催の1週間程度前に参加者へ連絡します。
- ◇ クリーンルーム内での作業となりますので、動きやすい服装(スカート着用不可)でお越しください。クリーンウェア等は会場に準備しています。
- ◇ 時間の都合上、一部の工程を省略して体験いただく予定です。



リソグラフィ工程の概略

- 半導体の微細加工で使われる「パターン描画技術」のこと
- シリコン基板等の上に非常に細かい回路パターンを転写するプロセスで、半導体製造の中でも特に重要な工程
- ALD等の成膜技術やCMP研磨技術等も繰り返し組み合わせて、複雑な回路を形成

